



ANVO-SYSTEMS DRESDEN

ADVANCED NON-VOLATILE SYSTEMS

PRESSEMITTEILUNG

01_2017_D

Anvo-Systems Dresden stellt schnelles 1 Mbit Quad SPI nvSRAM im kompakten 24 Ball BGA-Gehäuse vor

Dresden, Februar 2017 – Anvo-Systems Dresden, der Spezialist für nicht-flüchtige Speicherprodukte, präsentiert das Quad SPI nvSRAM (non-volatile SRAM) ANV32AA3P, das über eine Speicherkapazität von 1 Mbit verfügt. Mit einer Taktrate von 108 MHz kombiniert das Quad SPI nvSRAM die Schnelligkeit eines parallelen nichtflüchtigen Speichers mit der Einfachheit einer seriellen Schnittstelle. Es werden die Interface-Optionen Single, Dual und Quad SPI mit den SPI Modes 0 und 3 unterstützt. Untergebracht ist das ANV32AA3P in einem kompakten 24 Ball BGA-Gehäuse.

Das 1 Mbit Quad nvSRAM ist intern 128k x 8 organisiert, wobei jede SRAM-Speicherzelle über einen SONOS FLASH-Schattenspeicher verfügt. Die robuste, kostenoptimierte SONOS-Technologie ermöglicht die nicht-flüchtige Speicherung aller Daten bei einem unvorhersehbaren Abfall der Betriebsspannung unter einen definierten Wert, alternativ über einen Signal-Pin oder per Software-Befehl. Daneben bietet das Quad SPI nvSRAM kurze Zugriffszeiten und unbegrenzte Lese- und Schreibzyklen (R/W Endurance), die vergleichbar sind mit einem Standard-SRAM. Spezielle Safety-Funktionen, z.B. Block Write Protection, Write Disable Instruction, Lesen der zuletzt geschriebenen Adresse, die prüfsummengeschützten Speicherzugriffe Secure READ und Secure WRITE, sorgen für eine hohe Datenintegrität. Mittels Konfigurations- und Statusregister sind darüber hinaus vielfältige Einstellungen und Monitorfunktionen möglich.

Integrierte Power Down-Funktionalitäten mit nichtflüchtiger Datenspeicherung (Hibernate Mode) mit einem Standby-Strom von kleiner als 3 μ A und volatile Deep Power Down mit einer Stromaufnahme von 10 μ A stellen einen geringen Leistungsverbrauch des Bauteils sicher. Ein integriertes Time Monitoring steht für eine hohe Zuverlässigkeit des nvSRAMs.

Die schnelle Verfügbarkeit des 1 Mbit Quad nvSRAM aus Power Down Modi heraus macht den Baustein auch zu einer bevorzugten Lösung für Boot-Operationen.

Das Quad SPI nvSRAM ANV32AA3P wird mit 2,7 V - 3,6 V betrieben, besitzt ein 1,8 V Interface und ist für den kommerziellen oder industriellen (-40 °C bis +85 °C) Temperaturbereich spezifiziert.

Der nicht-flüchtige Speicherbaustein eignet sich u.a. für den Einsatz in Anwendungen der Industrieautomatisierung, Robotik, Servern, Messtechnik, Medizintechnik, Gebäudeautomatisierung und in Smart Metering-Systemen.

Besuchen Sie Anvo-Systems auf der embedded world bei seinem Distributor DACOM West in Halle 1, Stand 670.

Über Anvo-Systems Dresden

Die in Dresden ansässige Anvo-Systems Dresden GmbH wurde 2009 als fabless Halbleiterunternehmen gegründet und hat sich auf nicht-flüchtige Speicherprodukte spezialisiert. Die Kernkompetenzen umfassen nvSRAM, FLASH, SRAM und DRAM Technologien. Die schnellen und hochzuverlässigen Systemlösungen sind für Anwendungen in der Industrie, in Hochleistungsrechnern, in der Medizin, in der Energietechnik, im Automotive-Bereich und in Kommunikationssystemen ausgelegt.

Anvo-Systems Dresden hat strategische Kooperationsverträge mit der XFAB Semiconductor Foundries AG und Melexis N.V. unterzeichnet. Das Unternehmen ist Mitglied des Semiconductor Cluster Silicon Saxony.

Ansprechpartner für redaktionelle Fragen:

*Anvo-Systems Dresden GmbH
Zur Wetterwarte 50
Haus 337 / B
01109 Dresden
Tel.: 0351 795 89 00
Fax: 0351 795 89 011
www.anvo-systems-dresden.com*

*Bernd Dahlheimer
Tel.: +49-7483 912328
bdahlheimer@anvo-systems-dresden.com*

*Technisches Redaktionsbüro
Rosemarie Krause
Leibengerstr. 29
81829 München
Tel.: 089 906637*